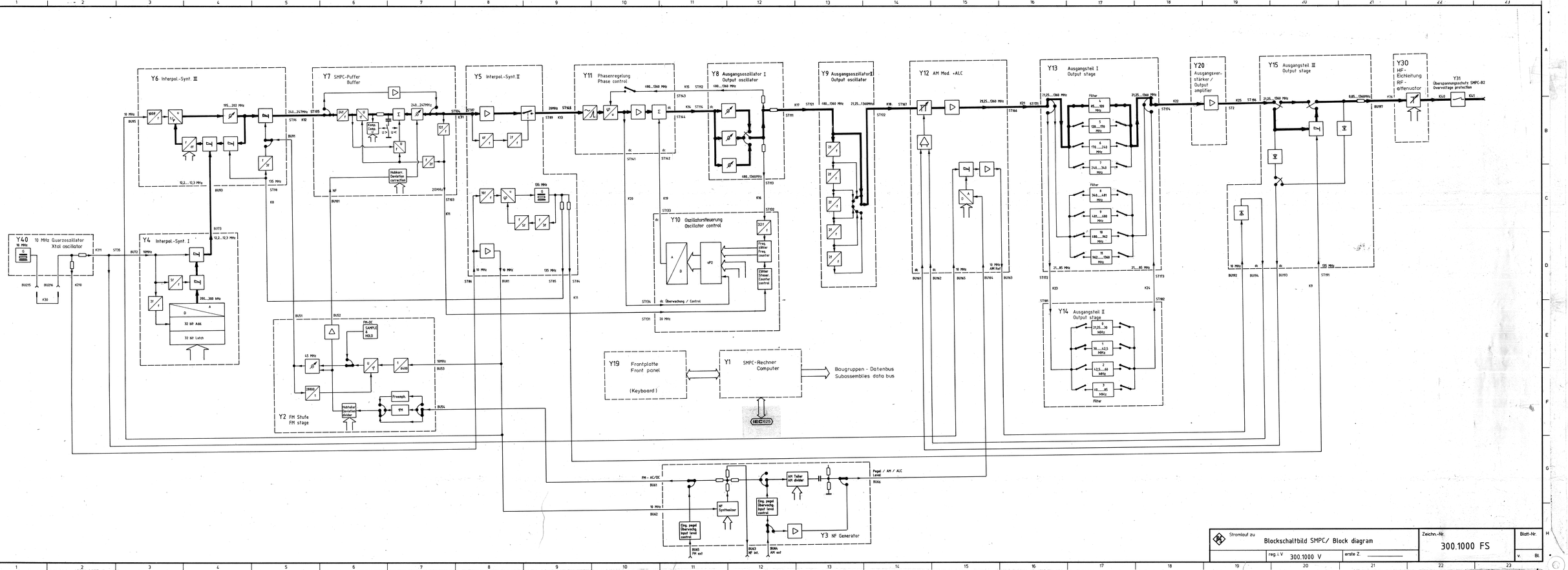
Y6 Interpol.-Synt. III
Y7 SMPC-Puffer
Buffer
Y5 Interpol.-Synt. II
Y11 Phasenregelung
Phase control
Y8 Ausgangsoszillator I
Output oscillator
Y9 Ausgangsoszillator II
Output oscillator
Y12 AM Mod. -ALC
Y13 Ausgangsteil I
Output stage
Y20 Ausgangsverstärker / Output amplifier
Y15 Ausgangsteil III
Output stage
Y30 HF-Eichleitung RF-attenuator
Y31 Überspannungsschutz SMPC-B2 Overvoltage protection
Y40 10 MHz Quarzoszillator
Xtal oscillator
Y4 Interpol.-Synt. I
Y10 Oszillatorsteuerung
Oscillator control
Y14 Ausgangsteil II
Output stage
Y2 FM Stufe
FM stage
Y19 Frontplatte
Front panel
(Keyboard)
Y1 SMPC-Rechner
Computer
Baugruppen - Datenbus
Subassemblies data bus
IEC625
Y3 NF Generator
NF Synthesizer
AM Teiler
AM divider
Eing. pegel Überwachung
Input level control
Pegel / AM / ALC
Level
FM - AC/DC
32 bit Add
32 bit Latch
Phase comp.
Hubkorr. Deviation correction
Freq. zähler Freq. counter
Linear Sweep Counter control
Preemph.
Filter
Stromlauf zu
Blockschaltbild SMPC/ Block diagram
reg. i. V
300.1000 V
erste Z.
Zeichn.-Nr.
300.1000 FS
Blatt-Nr.
v. Bl.
Änd.-Zust.
Änd.-Mitteilg. Nr.
Datum
Name
Zeichn.-Nr. 300.1000 FS
ROHDE & SCHWARZ
Für diese Zeichnung behalten wir uns die Rechte vor
PFO 95.3635-0379